

Juan Carlos López

Ingeniero y Dr. Ingeniero de Telecomunicación por la Universidad Politécnica de Madrid, Posgrado en **Dirección Estratégica de Universidades** por la Universidad Politécnica de Cataluña y **PDD (Programa de Desarrollo Directivo)** por IESE Business School. Actualmente, es **Catedrático de Universidad y Director de la Cátedra PERTE Chip de la Universidad de Castilla-La Mancha**. De 1990 a 1992 fue **Investigador Visitante en el Department of Electrical and Computer Engineering, Carnegie-Mellon University, Pittsburgh, Pennsylvania (EE.UU.)**. Profesor Titular de Universidad en la ETSI Telecomunicación de la Universidad Politécnica de Madrid de 1990 a 1999.

En el año 2000 se incorpora a la **Universidad de Castilla-La Mancha** como **Director** de su recién creada **Escuela Superior de Informática**, cargo que ocupa hasta 2008. Desde 2006 a 2021, fue **Director de la Cátedra Indra en la Universidad de Castilla-La Mancha**

Ha publicado sus trabajos en los principales congresos internacionales de sus áreas de conocimiento, así como en revistas indexadas. En 1998, fue **coeditor del libro “Advanced Techniques for Embedded Systems Design and Test”**, publicado por Kluwer Academic Publishers. Es **editor asociado** de las revistas “*International Journal of Distributed Sensor Networks*” (indexada JCR), SAGE Publishing, Londres (Reino Unido) e “*International Journal of Ambient Computing and Intelligence*”, IGI Global, Pennsylvania (EE.UU.). Ha formado y forma parte de numerosos **comités de programa de diferentes conferencias internacionales**, habiendo organizado ediciones de algunos de ellos. Entre estos congresos destacan **DATE (Design, Automation and Test in Europe)** y **DCIS (Design of Circuits and Integrated Systems)**.

Ha liderado numerosos **proyectos nacionales e internacionales** (financiados por la Unión Europea y la NATO), así como diversos **proyectos de innovación y transferencia tecnológica** para empresas tales como Intel, IBM, Indra, Telefónica I+D, Alcatel, TecnoBit, Abalia, Soluziona, Hewlett-Packard, Metro de Madrid... Es **coautor de 2 patentes**.

Socio-fundador de la empresa SICO Software dedicada al desarrollo e implantación de sistemas de control y comunicaciones, empresa a la que estuvo ligado desde 1992 a 1997. La empresa mantiene su actividad hoy en día. En la actualidad y desde 2023 es **socio-fundador y CEO de la empresa Inwire**, *spinoff* de la Universidad de Castilla-La Mancha.

De 2004 a 2008 fue **Coordinador del área de Ciencias de la Computación y Tecnología Informática del Programa de Formación del Profesorado Universitario (FPU) del Ministerio de Educación y Ciencia**. Igualmente ha *formado parte de las Comisiones de Evaluación, Selección y Revisión de los programas TIC y TIN del Ministerio de Ciencia y Tecnología y Ministerio de Economía y Competitividad (2001, 2004, 2005, 2013, 2014, 2015, 2016, 2023, 2025)*, así como de la **Comisión de Evaluación del Programa Movilidad de Profesores y Becas de Alumnos en Doctorados con Mención de Calidad** en el área de Enseñanzas Técnicas (2006, 2007, 2008). Ha formado parte de diversos **jurados de premios sobre innovación** (Innovatio-Unión Fenosa, +Ideas-Indra, Premios Cruz Roja Innovación Social, Datathon IndesIA) y **emprendimiento** (programa Lázarus-Eurocaja Rural) y ha sido **revisor en programas de I+D+i para diversas agencias** españolas (Madrid, Andalucía, Galicia, Castilla y León...) e internacionales (Estados Unidos, Canadá, Dinamarca, Suiza...).

Desde 2018 a 2020, ha sido **Presidente del Comité Asesor 6.2 (Ingeniería y Arquitectura: Ingenierías de la Comunicación, Computación y Electrónica) de la Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI) de la ANECA**.

Ha sido miembro asimismo del Foro de Innovación Empresarial del Instituto de Ingeniería de España y **Presidente del subcomité CTN 71/SC 41** (*Internet de las Cosas y Gemelos Digitales*) de **AENOR**.

Desde 2023 es miembro del **Comité de Expertos del PERTE de Microelectrónica y Semiconductores (Ministerio de Transformación Digital y Función Pública)**.

Es **Vicedecano** del Colegio Oficial de Ingenieros de Telecomunicación (COIT), **Vicepresidente** de la Asociación Española de Ingenieros de Telecomunicación (AEIT) y **Director** de la revista **BIT** editada por ambas instituciones. Es miembro de IEEE y ACM.

En 2021 recibió, como Decano del COIT en Castilla-La Mancha, **el premio regional en la categoría *Telecomunicaciones y Tecnologías de la Comunicación***, y en 2023 recibió del Gobierno de Castilla-La Mancha y a título personal **una mención especial por su trayectoria profesional y su contribución al fomento de las telecomunicaciones y las TIC en Castilla-La Mancha**.

<https://www.linkedin.com/in/juancarloslopez2/>